

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Макушев Андрей Евгеньевич  
Должность: Ректор  
Дата подписания: 07.07.2025 14:07:53  
Уникальный программный ключ:  
4c46f2d9ddd3af9e57683d11e5a4257b6ddfe

МИНИСТЕРСТВО СЕЛЬСКОГО ХОЗЯЙСТВА РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

"Чувашский государственный аграрный университет"

(ФГБОУ ВО Чувашский ГАУ)

Кафедра Механизации, электрификации и автоматизации с/х производства

УТВЕРЖДАЮ

Проректор по учебной  
и научной работе



Л.М. Иванова

17.04.2025 г.

**Б1.О.37**

**Основы микропроцессорной техники**

рабочая программа дисциплины (модуля)

Направление подготовки 35.03.06 Агроинженерия

Направленность (профиль) Машины и оборудование для хранения и переработки  
сельскохозяйственной продукции

Квалификация **Бакалавр**

Форма обучения **очная**

Общая трудоемкость **3 ЗЕТ**

Часов по учебному плану 108

в том числе:

аудиторные занятия 48

самостоятельная работа 60

Виды контроля:

зачет с оценкой

**Распределение часов дисциплины по семестрам**

Семестр (<Курс>. <Семестр на курсе>)	5 (3.1)		Итого	
	уп	рп		
Неделя	17 2/6			
Вид занятий	уп	рп	уп	рп
Лекции	16	16	16	16
Лабораторные	32	32	32	32
В том числе инт.	10	10	10	10
Итого ауд.	48	48	48	48
Контактная работа	48	48	48	48
Сам. работа	60	60	60	60
Итого	108	108	108	108

Программу составил(и):

*асс., Свешников А.Г. ;канд. техн. наук, зав.кафедрой, Мардарьев С.Н.*

При разработке рабочей программы дисциплины (модуля) "Основы микропроцессорной техники" в основу положены:

1. Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 35.03.06 Агроинженерия (приказ Минобрнауки России от 23.08.2017 г. № 813).
2. Учебный план: Направление подготовки 35.03.06 Агроинженерия  
Направленность (профиль) Машины и оборудование для хранения и переработки сельскохозяйственной продукции, одобренный Ученым советом ФГБОУ ВО Чувашский ГАУ от 17.04.2025 г., протокол № 14.

Рабочая программа дисциплины (модуля) проходит согласование с использованием инструментов электронной информационно-образовательной среды Университета.

СОГЛАСОВАНО:

Заведующий кафедрой Мардарьев С.Н.

Заведующий выпускающей кафедрой Мардарьев С.Н.

Председатель методической комиссии факультета Гаврилов В.Н.

Директор научно-технической библиотеки Викторова В.А.

## 1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1.1	формирование у обучающихся системы компетенций, основанных на усвоении знаний, умений и навыков по эксплуатации и основам проектирования электронных устройств с микропроцессорами и микроконтроллерами
-----	---

## 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП

Цикл (раздел) ОПОП:	Б1.О
<b>2.1</b>	<b>Требования к предварительной подготовке обучающегося:</b>
2.1.1	Компьютерное проектирование
2.1.2	Механизация технологических процессов в АПК
2.1.3	Технология хранения и переработки продукции растениеводства
2.1.4	Учебная практика, технологическая (проектно-технологическая) практика
2.1.5	Экономическая теория
2.1.6	Электрооборудование и средства автоматизации
2.1.7	Электротехнические материалы
2.1.8	Информатика и цифровые технологии
2.1.9	Материаловедение и технология конструкционных материалов
2.1.10	Технология хранения и переработки продукции животноводства
2.1.11	Инженерная графика
2.1.12	Прикладная механика
2.1.13	Учебная практика, эксплуатационная практика
2.1.14	Инженерная экология
2.1.15	Начертательная геометрия
2.1.16	Основы производства продукции животноводства
2.1.17	Основы производства продукции растениеводства
2.1.18	Учебная практика, ознакомительная практика (в том числе получение первичных навыков научно-исследовательской работы)
<b>2.2</b>	<b>Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:</b>
2.2.1	Производственная практика, технологическая (проектно-технологическая) практика
2.2.2	Производственная практика, эксплуатационная практика
2.2.3	Теплотехника
2.2.4	Электротехнологии
2.2.5	Правоведение
2.2.6	Экономика и организация производства на предприятии АПК
2.2.7	Электропривод
2.2.8	Энергосбережение и энергоаудит
2.2.9	Автоматика
2.2.10	Монтаж и эксплуатация технологического оборудования
2.2.11	Монтаж и эксплуатация электрооборудования и средств автоматики
2.2.12	Основы научных исследований и патентоведение
2.2.13	Производственная практика, научно-исследовательская работа
2.2.14	Экономическое обоснование инженерно-технических решений

## 3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

УК-2.	Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющихся ресурсов и ограничений
УК-2.1	Знает: виды ресурсов и ограничений, основные методы оценки разных способов решения профессиональных задач; действующее законодательство и правовые нормы, регулирующие профессиональную деятельность
УК-2.2	Умеет: проводить анализ поставленной цели и формулировать задачи, необходимые для ее достижения, анализировать альтернативные варианты, использовать нормативно-правовую документацию в сфере профессиональной деятельности
УК-2.3	Имеет навыки: разработки цели и задач проекта, методами оценки потребности в ресурсах, продолжительности и стоимости проекта, навыками работы с нормативно-правовой документацией

ОПК-4. Способен реализовывать современные технологии и обосновывать их применение в профессиональной деятельности;
ОПК-4.1 Демонстрирует знание современных технологий в профессиональной деятельности
ОПК-4.2 Обосновывает и реализует современные технологии в соответствии с направленностью профессиональной деятельности

**В результате освоения дисциплины обучающийся должен**

<b>3.1</b>	<b>Знать:</b>
3.1.1	типовую структуру микропроцессоров;
3.1.2	архитектуры микропроцессоров;
3.1.3	принципы функционирования микропроцессоров;
3.1.4	базовые сведения по программированию микропроцессорных систем;
3.1.5	требования по организации электропитания и каналов связи для микропроцессорных систем;
3.1.6	методы и технические средства для сопряжения микропроцессорных систем и аналоговых электронных устройств;
3.1.7	методы математики и информатики, применяемые для анализа и разработки микропроцессорной техники;
3.1.8	программное и аппаратное обеспечение для разработки и отладки микропроцессорной техники
<b>3.2</b>	<b>Уметь:</b>
3.2.1	анализировать логику и алгоритмы работы микропроцессорных систем;
3.2.2	составлять программы на языке С для микропроцессорных систем;
3.2.3	программировать и отлаживать микропроцессорные системы;
3.2.4	ориентироваться в справочной информации по микропроцессорам и микроконтроллерам;
3.2.5	выбирать микропроцессоры и микроконтроллеры для решения инженерных задач;
3.2.6	применять знания по микропроцессорной технике для решения инженерных задач;
3.2.7	выбирать оптимальные решения при разработке элементарных микропроцессорных устройств;
3.2.8	применять методы математики и информатики для анализа и разработки микропроцессорной техники;
3.2.9	использовать программное и аппаратное обеспечение для разработки и отладки микропроцессорной техники
<b>3.3</b>	<b>Иметь навыки и (или) опыт деятельности:</b>
3.3.1	программирования микропроцессорных систем; отладки микропроцессорных систем; работы со справочной информацией по микропроцессорам и микроконтроллерам; работы с программным и аппаратным обеспечением для разработки и отладки микропроцессорной техники.

**4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)**

Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Инте ракт.	Прак. подг.	Примечание
<b>Раздел 1. Принципы организации микропроцессорных систем.</b>							
Введение. Основные понятия. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Организация микропроцессорных систем /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	2	0	Лекция-визуализация
Режимы работы и основные типы микропроцессорных систем. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Полупроводниковые приборы на основе p-n-перехода /Лаб/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос
Базовые элементы интегральной электроники. /Лаб/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос

Принципы организации микропроцессорных систем. /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Режимы работы и основные типы микропроцессорных систем /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Элементы интегральной электроники /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
<b>Раздел 2. Организация обмена информацией.</b>							
Шины микропроцессорной системы. Циклы обмена информацией. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Система команд микропроцессора. Структура микропроцессора. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Память микропроцессорной системы. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	2	0	Лекция-визуализация
Комбинационные устройства. /Лаб/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос
Синтез комбинационных устройств. /Лаб/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос
Последовательные устройства /Лаб/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос
Постоянные и оперативные запоминающие устройства /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Микросхемы памяти в составе микропроцессорной системы. Буферная память. Стековая память /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Шины микропроцессорной системы /Ср/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Структура микропроцессора /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Структура типовой ЭВМ /Ср/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Память микропроцессорной системы /Ср/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
<b>Раздел 3. Принципы организации микроконтроллеров.</b>							

Классификация и структура микроконтроллеров. Процессорное ядро микроконтроллера. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Память программ и данных микроконтроллера. Регистры и стек микроконтроллера. /Лек/	5	2	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	Конспект, опрос
Интегральные схемы цифровой электроники /Лаб/	5	4	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	отчет ЛР, опрос
Программирование микроконтроллера /Лаб/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	6	0	отчет ЛР, опрос, учебная дискуссия
Понятие микроконтроллера. Порты ввода-вывода информации. Тактовые генераторы. /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
Таймеры - счетчики микроконтроллеров. Контроллеры прерывания, каскадное включение контроллеров прерывания. Модули ШИМ, АЦП, ЦАП. Интерфейс SPI, I2C, USART. /Ср/	5	6	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	устный ответ на вопрос
/ЗачётСОц/	5	0	УК-2.1 УК-2.2 УК-2.3 ОПК-4.1 ОПК-4.2	Л1.1 Л1.2Л2.1 Э1 Э2	0	0	

## 5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

### 5.1. Примерный перечень вопросов к зачету

Что такое транспьютер?  
Нарисуйте структурную схему транспьютера Т414.  
Основные типы (классификация) современных МПС.  
Структура однокристалльной микроЭВМ.  
Структура микропроцессора  
Структура процессора, на примере Интел 8086 (К1810ВМ86).  
Структура арифметического сопроцессора фирмы Интел 8087.  
Структура процессоров типа Пентиум.  
Структура процессора Интел i486.  
Структура современных многоядерных микропроцессоров фирмы Интел.  
Основные тенденции развития микропроцессорной техники.  
Особенности адресации микропроцессоров семейства 86 фирмы Интел.  
Особенности системы на кристалле типа PSoC.  
Особенности структур современных микроконтроллеров.  
Нарисуйте схему подключения светодиода к микроЭВМ.  
Нарисуйте схему подключения одной кнопки к микроЭВМ  
Нарисуйте схему подключения ЦАП в микропроцессорной системе.  
Нарисуйте схему подключения АЦП в микропроцессорной системе.  
Нарисуйте схему подключения таймера.  
Нарисуйте схему подключения порта параллельного ввода-вывода  
Для чего могут использоваться порты параллельного ввода-вывода  
Для чего нужна программа инициализации  
Нарисуйте схему подключения ПЗУ  
Нарисуйте схему подключения ОЗУ  
Нарисуйте классическую структурную схему микропроцессорной системы с 3-х-шинной архитектурой  
Нарисуйте структурную схему микропроцессорной системы с совмещенной шиной адреса-данных  
Что такое контроллер?  
Что такое системная шина?  
Для чего служит шина управления?  
Для чего служит шина адреса?  
Для чего вводится совмещение шины адреса и данных?  
Основные тенденции, обеспечивающие повышение производительности микропроцессорных систем?  
Что такое нейрон?

Как можно представить модель простейшего нейрона?  
 Что такое КПП?  
 В каких ситуациях имеет смысл использовать порты последовательного ввода-вывода?  
 Что такое порт параллельного вывода?  
 Что такое порт параллельного ввода?  
 Когда необходимо использовать буферный регистр адреса?  
 Что такое режим ПДП?  
 Для чего используются АЦП в микропроцессорных системах?  
 Для чего можно использовать реле в микропроцессорных системах?  
 Нарисуйте схему подключения реле в микропроцессорных системах  
 Наиболее часто используемый тип цифровых входных и выходных сигналов в микропроцессорных системах?  
 В чем суть режима сканирования клавиатуры?  
 Нарисуйте схему сканирования клавиатуры  
 Что такое скан-код?  
 Можно ли подключить светодиод к порту параллельного вывода без резистора?  
 Нарисуйте схему подключения светодиода к порту параллельного вывода  
 Нарисуйте схему подключения светодиодных матриц к портам параллельного вывода  
 Нарисуйте схему подключения клавиатуры к порту параллельного вывода  
 Нарисуйте схему подключения ЖКИ к микропроцессорной системе.  
 Дайте определение «Порт».  
 Динамические ОЗУ?  
 Интерфейс RS-232C?  
 Дайте определение «Архитектура ЭВМ».  
 Причислите интерфейсы последовательной (побитных) передачи данных (последовательный интерфейс).  
 Дайте определение «Магистраль (шина)».  
 Причислите интерфейсы параллельной передачи данных (параллельный интерфейс).  
 Дайте определение «Шина данных».  
 Нарисуйте «Архитектура ПИТ».  
 Дайте определение «Стек».  
 Электрический интерфейс?  
 Дайте определение «Формат команды».  
 Микросхемы памяти. Представляют собой совокупность.  
 Дайте определение «Подпрограмма».  
 Интерфейс IEEE-488.  
 Дайте определение «Буферный регистр данных (БРД) и регистр».  
 Статические ОЗУ.  
 Дайте определение «Микропроцессор».  
 МП содержит следующие основные функциональные блоки.  
 Микросхема КР580ВМ80А?  
 Дайте определение «Микро ЭВМ».  
 Под чьим руководством в 1950 году была создана первая отечественная ЭВМ.  
 Нарисуйте структурную схему ЭВМ.  
 Перечислите основные принципы организации интерфейса между процессором, памятью и ПУ.  
 Микросхемы ОЗУ по типу ячеек памяти делятся на.  
 Что такое ROM и RAM.  
 Дайте определение «Прямой доступ к памяти».  
 В каком году был создан первая отечественная ЭВМ.

## 5.2. Примерный перечень вопросов к экзамену

Не предусмотрено учебным планом

## 5.3. Тематика курсовых работ (курсовых проектов)

Не предусмотрено учебным планом

## 5.4. Фонд оценочных средств для проведения текущего контроля

Тематика рефератов:

1. Обзор перспективных микроконтроллеров и одноплатных микропроцессорных устройств для систем типа умный дом.
2. Устройства с микроконтроллерным или микропроцессорным управлением.
3. Обзор перспективных микроконтроллеров для системы «Умный дом».
4. Построение модулей ввода и вывода информации микропроцессорных устройств.
5. Классификация и структура микроконтроллеров
6. Структурная организация микропроцессорных систем.
7. Общая структура микропроцессора.
8. Типы архитектур микропроцессоров. Особенности, достоинства, недостатки.
9. Однокристалльные микроконтроллеры, определение, обобщенная структурная схема.
10. Архитектуры микропроцессорных систем: CISC- и RISC-архитектуры.
11. Организация микропроцессорных систем, способы адресации.

12. Циклы обмена по прерываниям, векторные и радиальные прерывания.
13. Статическое ОЗУ, схема элемента памяти, диаграммы циклов чтения и записи.
14. Динамическое ОЗУ, схема накопителя памяти, режимы чтения и записи.
15. Микроконтроллеры, принципы построения, классификация, тенденции развития.
16. Перспективы развития микропроцессорной техники.
17. Схемы жесткой и гибкой логики, назначение, отличия.
18. Функциональные особенности микропроцессоров.
19. Системная шина, быстродействие шины и скорость выполнения программ.
20. Назначение подсистемы памяти микропроцессора.
21. Функции подсистемы ввода вывода микропроцессора.
22. Периферийные устройства микропроцессорных систем.
23. Скорость обмена данными в двухшинной и трехшинной микропроцессорной системе.
24. Ввод-вывод данных в микропроцессорной системе.
25. Нагрузочная способность шин, ограничения на количество подключаемых элементов.
26. Факторы, влияющие на быстродействие микропроцессорных систем.
27. Программируемые логические интегральные схемы, назначение, применение.
28. Разрядность шины адреса и быстродействие микропроцессорной системы.
29. Структура микропроцессорных систем, шинная структура связей.
30. Архитектура микропроцессорных систем, Гарвардская, Принстонская.
31. Микропроцессор, основные характеристики, структура, назначение основных узлов.
32. Режимы работы микропроцессорной системы, обмен по прерываниям, ПДП.
33. Однокристалльный микроконтроллер, классификация, структура, характеристики.
34. Основные направления применения микроконтроллеров.
35. Программный счетчик (счетчик команд) микропроцессора, назначение.
36. Организация памяти микроконтроллеров.
37. Типичные способы адресации микропроцессорах, индексная адресация, непосредственная адресация.
38. Режимы работы и основные типы микропроцессорных систем.
39. Стековая память, принцип работы стека, указатель стека.
40. Распределение адресного пространства, логическая структура памяти.

## **6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)**

### **6.1. Рекомендуемая литература**

#### **6.1.1. Основная литература**

	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л1.1	Маловичко Ю. В.	Основы микропроцессорной техники: учебное пособие	Норильск: НГИИ, 2015	Электронный ресурс
Л1.2	Смирнов Ю. А., Соколов С. В., Титов Е. В.	Основы микроэлектроники и микропроцессорной техники: учебное пособие	Санкт-Петербург: Лань, 2022	Электронный ресурс

#### **6.1.2. Дополнительная литература**

	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л2.1	Смирнов Ю. А., Муханов А. В.	Электронные и микропроцессорные системы управления автомобилей: учебное пособие	Санкт-Петербург: Лань, 2022	Электронный ресурс

### **6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"**

Э1	Техника автоматизации [Электронный ресурс] Режим доступа: <a href="http://www.microcontroller.ru">http://www.microcontroller.ru</a>			
Э2	Фанат науки - видеоуроки по техническим дисциплинам [Электронный ресурс] Режим доступа: <a href="http://www.fanatnauki.ru/">http://www.fanatnauki.ru/</a>			

#### **6.3.1 Перечень программного обеспечения**

6.3.1.1	SuperNovaReaderMagnifier
6.3.1.2	KOMPAS-3D
6.3.1.3	Комплект программ AutoCAD
6.3.1.4	Access 2016
6.3.1.5	VisualStudio 2015
6.3.1.6	Office 2007 Suites
6.3.1.7	ОС Windows 10

#### **6.3.2 Перечень информационных справочных систем**

6.3.2.1	Электронная библиотечная система издательства «Лань». Полнотекстовая электронная библиотека. Индивидуальный неограниченный доступ через фиксированный внешний IP адрес академии неограниченному количеству пользователей из любой точки, в которой имеется доступ к сети Интернет. <a href="http://e.lanbook.com">http://e.lanbook.com</a>
---------	--

### 7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Аудитория	Вид работ	Назначение	Оснащенность
1-401		Помещение для самостоятельной работы	Компьютерная техника с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду организации (ноутбуки, персональные компьютеры) (4 шт.)
1-501		Помещение для самостоятельной работы	Компьютерная техника с возможностью подключения к сети "Интернет" и обеспечением доступа в электронную информационно-образовательную среду организации (персональные компьютеры) (3 шт.). Стол ученический 2-х местный (5 шт.), стул ученический (7 шт.)
1-513		Учебная аудитория	Доска ученическая настенная трехэлементная, лабораторный комплекс «Средства автоматизации и управления», лабораторный комплекс «Пневмопривод и пневмоавтоматка», типовой комплекс учебного оборудования «Основы электротехники и электроники», столы (17 шт.), стулья (25 шт.)
1-517		Учебная аудитория	Демонстративный комплекс по курсу «Электрические машины», типовой комплект учебного оборудования «Теория электрических цепей и основы электротехники», лабораторный комплекс «Электрические цепи», лабораторный комплекс «Электротехника и основы электротехники», типовой комплект учебного оборудования «Основы электропривода ОЭП-НР, столы (18 шт.), стулья (34 шт.), настенные плакаты и стенды (11 шт.)
1-503		Учебная аудитория	Стенд для подготовки электромонтажников и электромонтеров с измерительным блоком, СПЭЭ-ИБ/380-НМП, набор «Технология электромонтажных работ», Н1-ТЭМР, набор «Электрические цепи в быту и на производстве» Н2-ЭЦБП/380, набор «Электрические цепи в быту и на производстве», Н3-ЭЦБП/220, набор «Цепи электроизмерительных приборов», Н4-ЦЭиП, набор «Энергосберегающие технологии в светотехнике», Н5-ЭсТС, набор «Эксплуатация и наладка схем управления электродвигателями», Н6-ЭНСЭдЧП/380, набор «Монтаж и наладка цепей тревожной сигнализации», Н10-МНЦТС, набор «Монтаж и наладка электрических цепей управления и автоматики», Н11-МНЭЦА, набор «Энергоэффективность источников света», Н15-ЭэИС/РВ, типовой комплект «Монтаж и наладка систем автоматики», МиН-СА-ШР, комплект учебно-лабораторного оборудования «Стол электромонтажника начального уровня», комплект учебно-лабораторного оборудования «Электромонтажный стенд для монтажа скрытой и открытой проводки», комплект учебно-лабораторного оборудования «Электробезопасность в электроустановках до 1000 В» (ЭБЭУ1-С-Р-1), столы (17 шт.), стулья (31 шт.), интерактивная доска НІТАСНІ Starboard, настенные плакаты (3 шт.)
1-502		Учебная аудитория	Доска ученическая настенная трехэлементная (1 шт.), демонстрационное оборудование (экран с электроприводом СЕНА EcMaster Electric 180*180 (1 шт.), ноутбук, проектор) и учебно-наглядные пособия, кафедра лектора настольная (1 шт.), стол ученический 4-х местный на металлокаркасе (26 шт.), стул полумягкий (1 шт.), скамейка 4-х местная на металлокаркасе (25 шт.), настенные плакаты и стенды (9 шт.)

### 8. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Методика изучения курса предусматривает наряду с лекциями и лабораторными занятиями, организацию самостоятельной работы обучающихся, проведение консультаций, руководство докладами обучающихся для выступления на научно-практических конференциях, осуществление текущего и промежуточного контроля.

Система знаний по дисциплине формируется в ходе аудиторных и внеаудиторных (самостоятельных) занятий. Используя лекционный материал, учебники и учебные пособия, дополнительную литературу, проявляя творческий подход, обучающийся готовится к лабораторным занятиям, рассматривая их как источник пополнения, углубления и систематизации своих теоретических знаний и практических навыков. Для освоения дисциплины обучающимся необходимо:

1. Посещать лекции, на которых в сжатом и систематизированном виде излагаются основы дисциплины: даются основные понятия и определения, которые должны знать обучающиеся; раскрываются теоретические основы по типу и эксплуатации технологического оборудования предприятий технического сервиса для решения задач профессиональной

деятельности. Обучающемуся важно понять, что лекция есть своеобразная творческая форма самостоятельной работы. Надо пытаться стать активным соучастником лекции: думать, сравнивать известное с вновь получаемыми знаниями, войти в логику изложения материала лектором, следить за ходом его мыслей, за его аргументацией, находить в ней кажущиеся вам слабости. Во время лекции можно задать лектору вопросы, желательно в письменной форме, чтобы не мешать и не нарушать логики проведения лекции. Слушая лекцию, следует зафиксировать основные идеи, положения, обобщения и выводы. Работа над записями лекции завершается дома. На свежую голову (пока лекция еще в памяти) надо уточнить то, что записано, обогатить запись тем, что не удалось зафиксировать в ходе лекции, записать в виде вопросов то, что надо прояснить, до конца понять. Важно соотнести материал лекции с темой учебной программы и установить, какие ее вопросы нашли освещение в прослушанной лекции. Тогда полезно обращаться и к учебнику. Лекция и учебник не заменяют, а дополняют друг друга.

2. Посещать лабораторные занятия, к которым следует готовиться и активно на них работать. Задание к занятиям выдает преподаватель. Задание включает в себя цели и задачи лабораторного занятия. В процессе занятия преподаватель поясняет теоретические положения лабораторного занятия, организует его выполнение, прививает навыки выполнения его элементов, поясняя тонкости выполнения задания, выявляет характерные ошибки и комментирует их последствия, помогает формировать выводы по проделанной работе и принимает отчеты по проделанной работе. Во время занятий разбираются задания, выданные для самостоятельной работы, заслушиваются реферативные выступления. Обучающиеся, пропустившие занятие, или не подготовившиеся к нему, приглашаются или направляются на отработку неувоенного материала. При необходимости для них организуются дополнительные консультации.

3. Систематически заниматься самостоятельной работой, которая включает в себя изучение нормативных документов, материалов учебников и статей технической литературы, интернет источников, подготовку и написание рефератов. Задания на самостоятельную работу выдаются преподавателем.

4. Под руководством преподавателя заниматься научно-исследовательской работой, что предполагает выступления с докладами на научно-практических конференциях и публикацию тезисов и статей по их результатам.

5. При возникающих затруднениях при освоении дисциплины, для неуспевающих обучающихся и обучающихся, пропустивших занятия, проводятся ежедневные консультации, на которые приглашаются неуспевающие обучающиеся, а также обучающиеся, испытывающие потребность в помощи преподавателя при изучении дисциплины.

#### **ПРИЛОЖЕНИЯ**

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_

**ДОПОЛНЕНИЯ И ИЗМЕНЕНИЯ**  
в 20\_\_ /20\_\_ учебном году

Актуализированная рабочая программа рассмотрена и одобрена на заседании выпускающей кафедры, протокол № \_\_\_\_  
от \_\_\_\_\_

Заведующий выпускающей кафедрой \_\_\_\_\_